

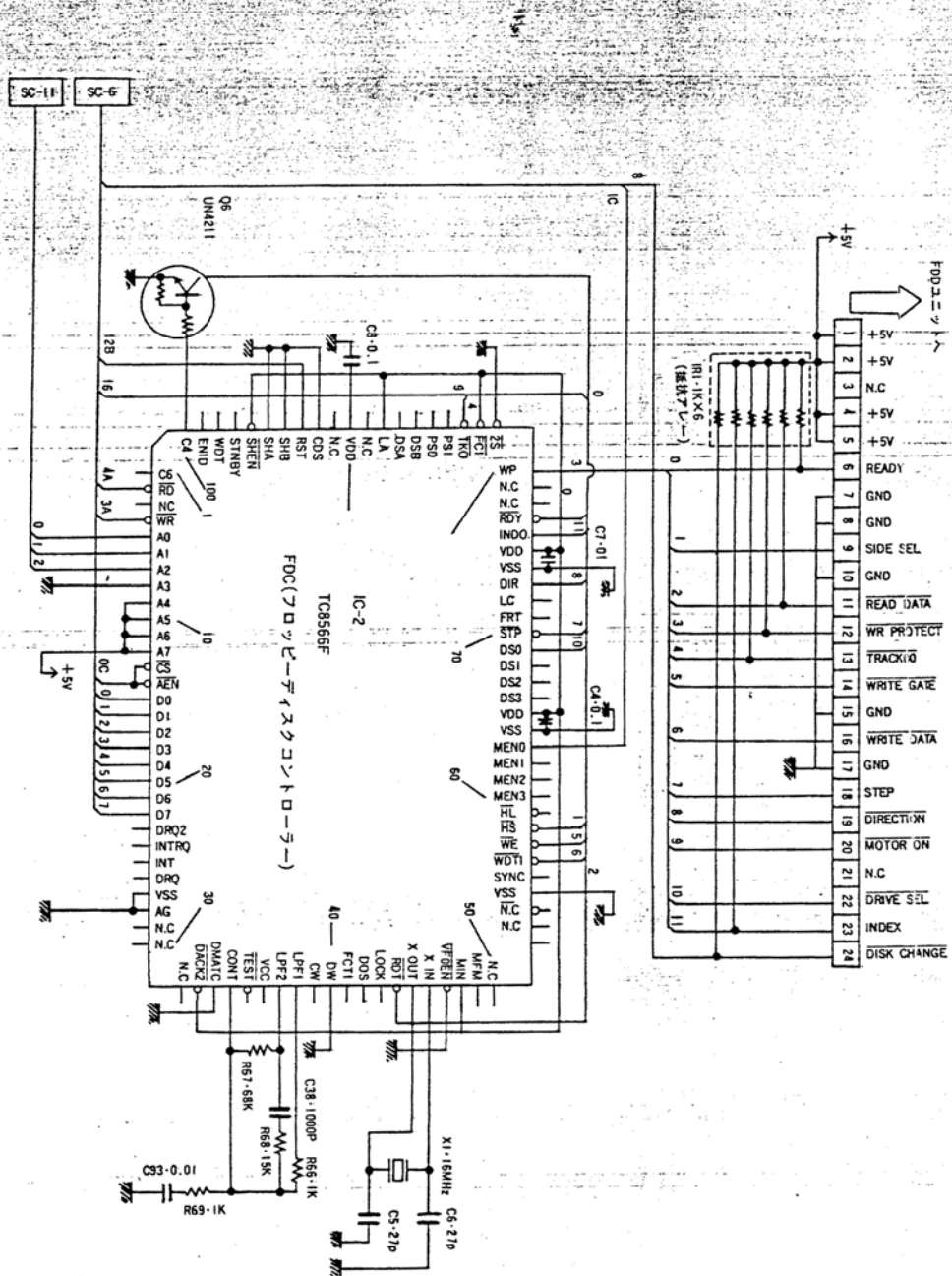


IC/Oゲートアレイ ●カスタム6140140FPM端子機能

ピンNo	信号名	I/O	端子機能
1	MWR	I/O	0: SRAM/FDC/MAIN RAMのWR信号 1: RESET時H-ノーマル/L-高速モード
2	MRD	0	SRAM/FDC/MAIN-RAMのRD記号
3			未使用
4	C16	0	ROMアドレスバス
5	C18	I/O	0: ROMアドレスバス 1: RESET時H-DOS2有/L-無
6	C15	I/O	0: ROMアドレスバス 1: RESET時H-ノーマルモード/L-高速モード禁止
7	C17	0	ROMアドレスバス
8	C12	0	ROM/SRAMアドレスバス
9	C14	I/O	0: ROMアドレスバス 1: RESET時H-WX/L-FX
10	C7	0	ROM/SRAMアドレスバス
11	C13	0	ROMアドレスバス
12	C6	0	ROM/SRAMアドレスバス
13	C8	0	ROM/SRAMアドレスバス
14	C5	0	ROM/SRAMアドレスバス
15	C9	0	ROM/SRAMアドレスバス
16	Vcc	-	+5V
17	C4	0	ROM/SRAMアドレスバス
18	C11	0	ROM/SRAMアドレスバス
19	C3	0	ROM/SRAMアドレスバス
20	C2	0	ROM/SRAM/FDCアドレスバス
21	C10	0	ROM/SRAMアドレスバス
22	C1	0	ROM/SRAM/FDC/VDPアドレスバス
23	C0	0	ROM/SRAM/FDC/VDP /OPLLアドレスバス
24	ROM0	0	ROM0チップセレクト信号
25	ROM1	0	ROM1チップセレクト信号
26	ROM2	0	ROM2チップセレクト信号
27	RAM1	0	RAM1チップセレクト信号
28	GND	-	GND
29	RAM0	0	RAM0チップセレクト信号
30	LED1	0	運射LED出力1、オープンドレイン出力
31	LED2	0	運射LED出力2、オープンドレイン出力
32	REN	I/O	運射ボリューム回路接続 CMOSシュミット入力
33	SOFT	I	内蔵ソフト切換スイッチ接続
34	RST	I	RESET入力信号、CMOSシュミット入力
35	CLKH	I	10.74MHzクロック入力
36	CSYNC	I	VDP CSYNC信号入力
37	CLKL	I	3.58MHzクロック入力
38	CSW	0	VDP CSW出力
39	CSR	0	VDP CSR出力
40	GND	-	GND
41	D0	I/O	CPUデータバス
42	D1	I/O	CPUデータバス
43	D2	I/O	CPUデータバス
44	D3	I/O	CPUデータバス
45	D4	I/O	CPUデータバス
46	D5	I/O	CPUデータバス
47	D6	I/O	CPUデータバス
48	D7	I/O	CPUデータバス
49	CLK4	0	3.58MHzクロック出力
50	A5	I	CPUアドレスバス
51	A4	I	CPUアドレスバス
52	A3	I	CPUアドレスバス
53	GND	-	GND
54	A2	I	CPUアドレスバス
55	A1	I	CPUアドレスバス
56	A0	I	CPUアドレスバス

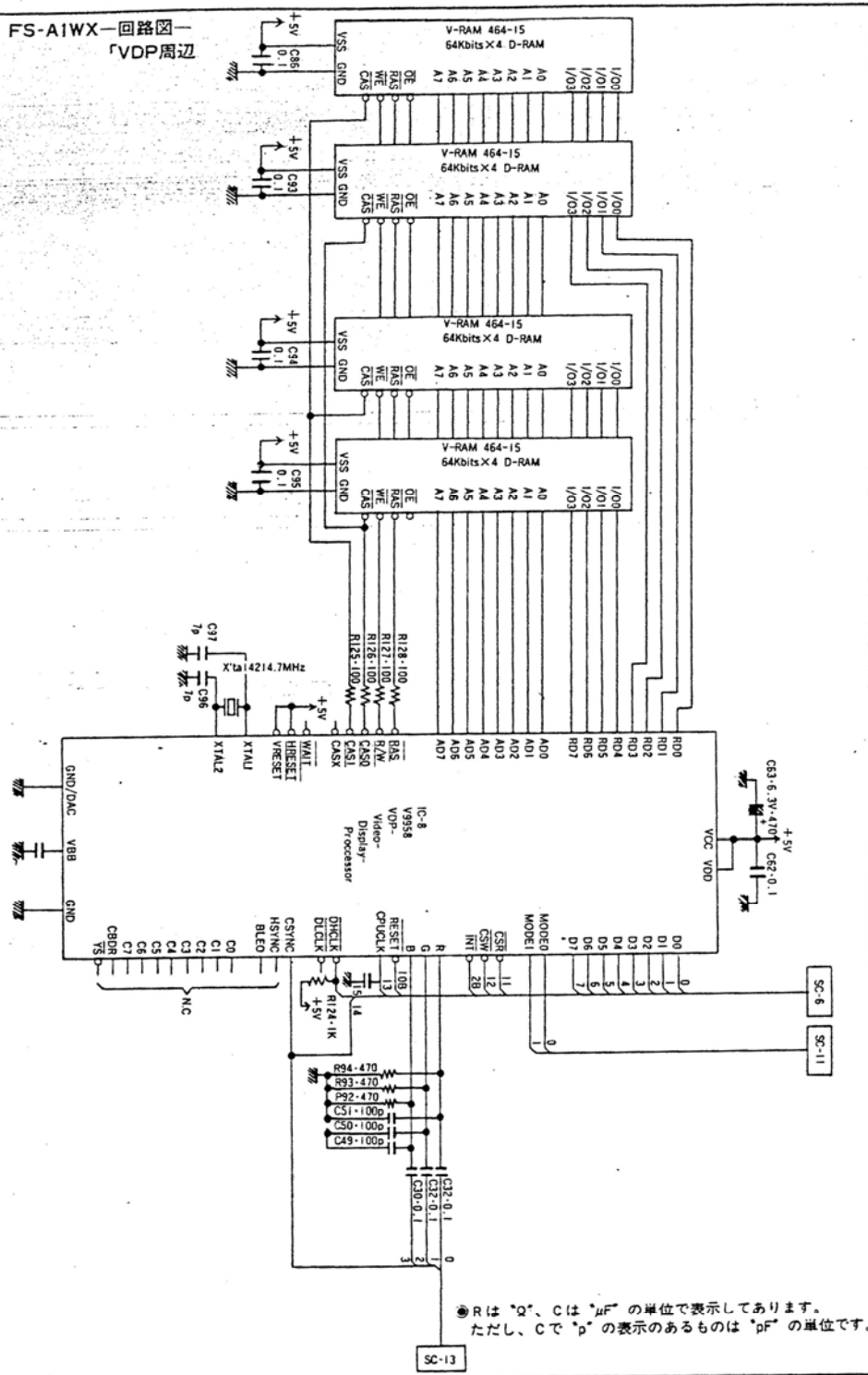
ピンNo	信号名	I/O	端子機能
57	A14	I	CPUアドレスバス
58	A13	I	CPUアドレスバス
59	A12	I	CPUアドレスバス
60	A8	I	CPUアドレスバス
61	A7	I	CPUアドレスバス
62	A6	I	CPUアドレスバス
63	A11	I	CPUアドレスバス
64	A10	I	CPUアドレスバス
65	Vcc	-	+5V
66	A9	I	CPUアドレスバス
67	A15	I	CPUアドレスバス
68	PRST	0	RESET出力
69	PDB0	0	プリンタデータ出力
70	PDB1	0	プリンタデータ出力
71	PDB2	0	プリンタデータ出力
72	PDB3	0	プリンタデータ出力
73	PDB4	0	プリンタデータ出力
74	PDB7	0	プリンタデータ出力
75	PDB5	0	プリンタデータ出力
76	PDB6	0	プリンタデータ出力
77	MOUT	0	FDDモーターON出力
78	GND	-	GND
79	MIN	I	FDCモーターON入力
80	NRST	0	RESET反転入力
81	FDCS	0	FDCチップセレクト信号
82	CSOP	0	OPLLチップセレクト信号
83	PTRIGA1	I/O	PORT1 TRIGA1信号
84	SITRIGA1	0	SI TRIGA1信号
85	SITRIGA2	0	SI TRIGA2信号
86	CLKX	0	3.58/5.37MHzクロック出力
87	BUSAK	I	CPUバスアクノリッジ信号
88	WAIT	0	CPUウエイト信号 オープンドレイン出力
89	RFSH	I	CPUリフレッシュ信号
90	MI	I	CPUM1サイクル信号
91	GND	-	GND
92	WR	I	CPUライト信号
93	RD	I	CPUリード信号
94	IORQ	I	CPUI/Oリクエスト信号
95	MREQ	I	CPUメモリアリクエスト信号
96	VSYNC	0	垂直同期信号
97	SIX0	0	SI X0出力
98	KBX0	I	キーボード X0入力
99	Y11	0	キーボード Y11出力
100	PTRIGA2	I/O	PORT2 TRIGA2信号

図3 FS-A1WX一回路図「FDC(フロッピーディスクコントローラ)部分」



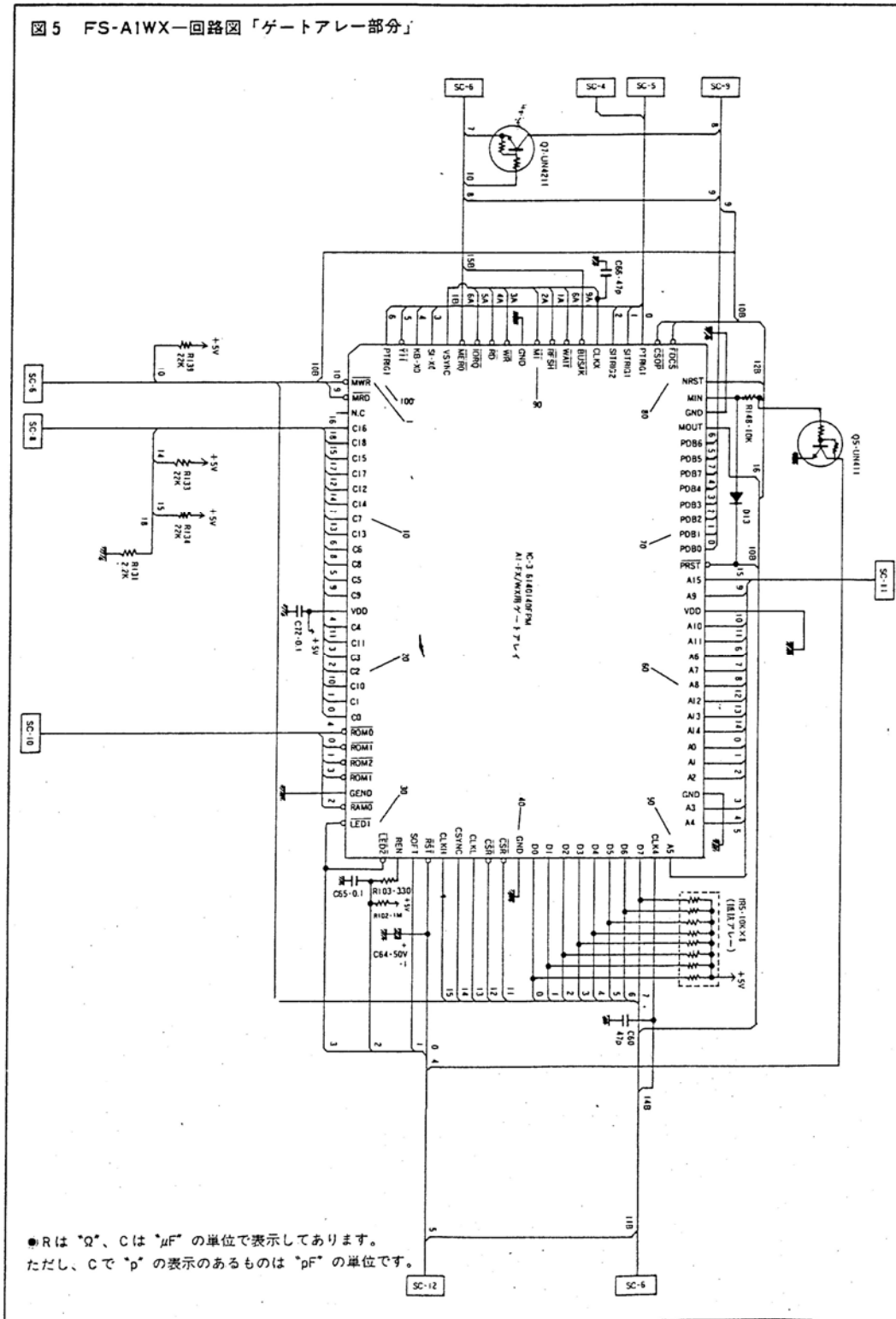
●Rは"Ω"、Cは"μF"の単位で表示してあります。
ただし、Cで"p"と表示のあるものは"pF"の単位です。

図4 FS-A1WX一回路図一
「VDP周辺」



●Rは“Ω”、Cは“μF”の単位で表示してあります。
ただし、Cで“p”の表示のあるものは“pF”の単位です。

図5 FS-A1WX-回路図「ゲートアレー部分」



●Rは“Ω”、Cは“μF”の単位で表示してあります。
 ただし、Cで“p”の表示のあるものは“pF”の単位です。

図6 FS-A1WX-回路図「FM音源・カラーエンコーダー・AV出力端子周辺」

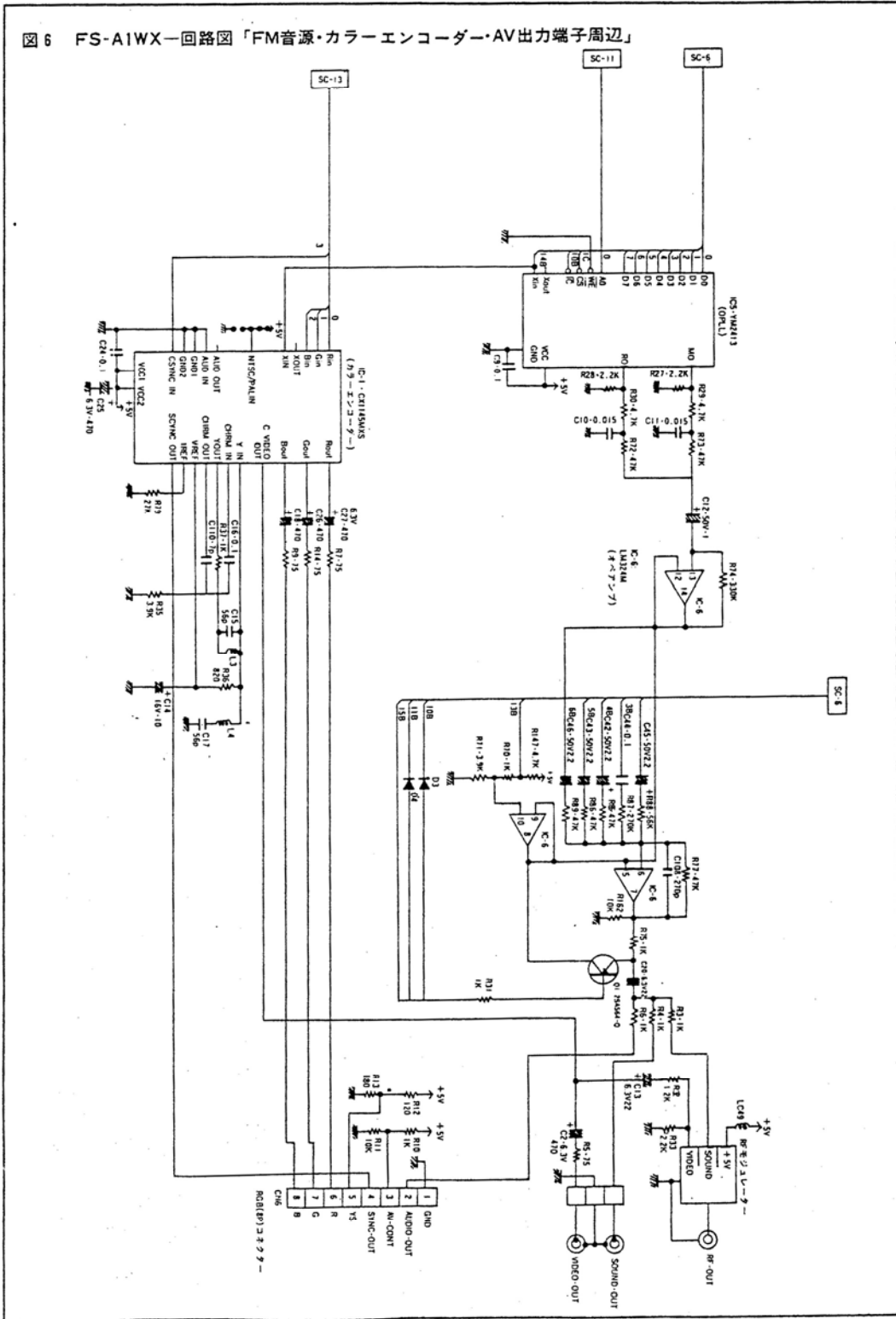
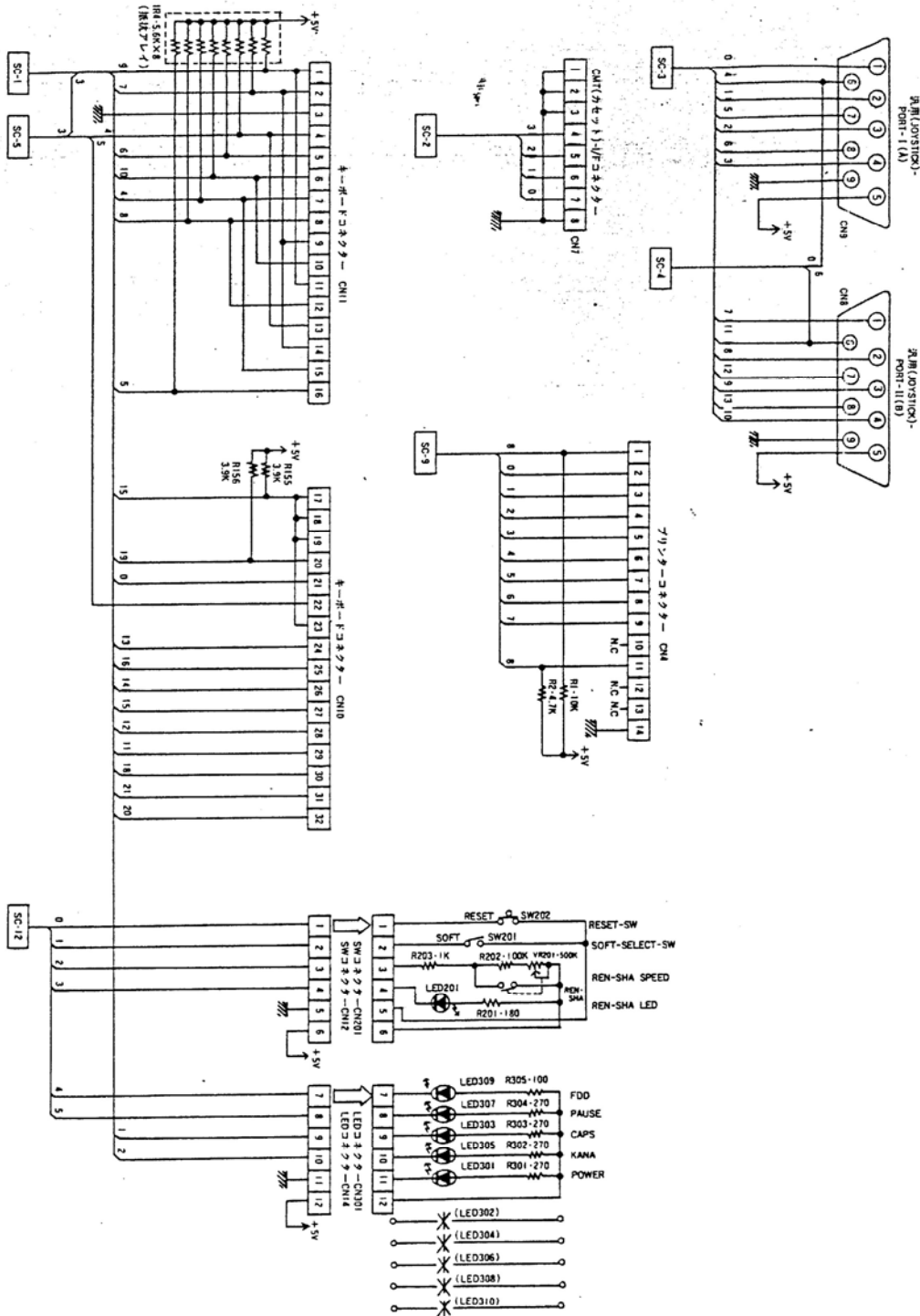


図7 FS-A1WX回路図「コネクタ類・LEDスイッチ部分」



※ R (抵抗) の単位は "Ω" (オーム)、C (コンデンサ) の単位は "μF" (マイクロファラド) で表してあります。ただし、C で "p" の表示のあるものは "pF" の単位です。

図8 FS-A1WX一回路図「電源ユニット」

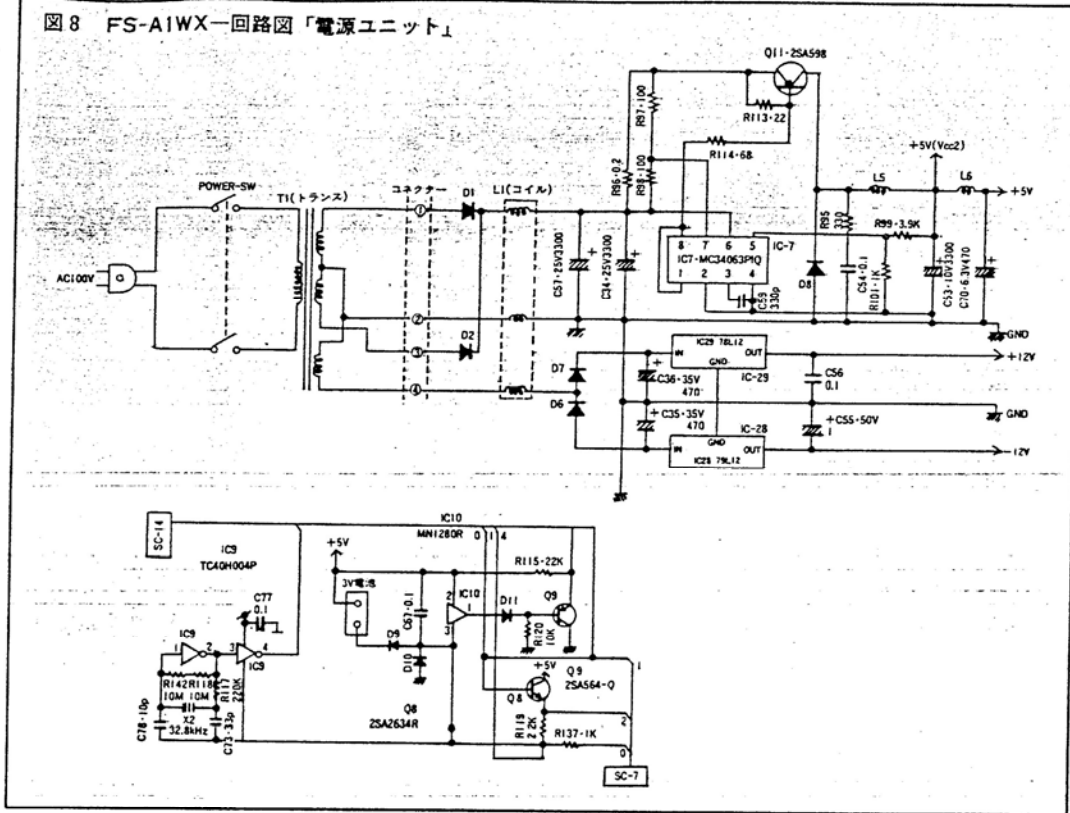
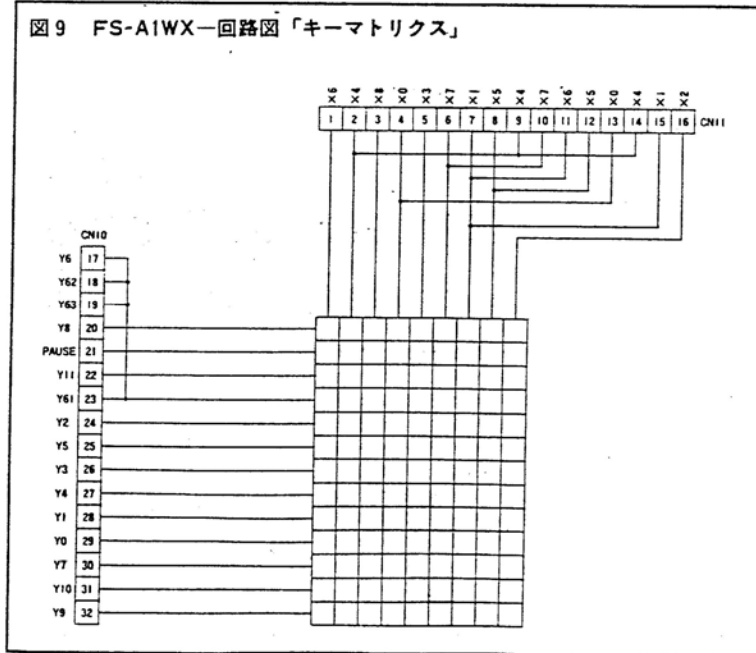


図9 FS-A1WX一回路図「キーマトリクス」



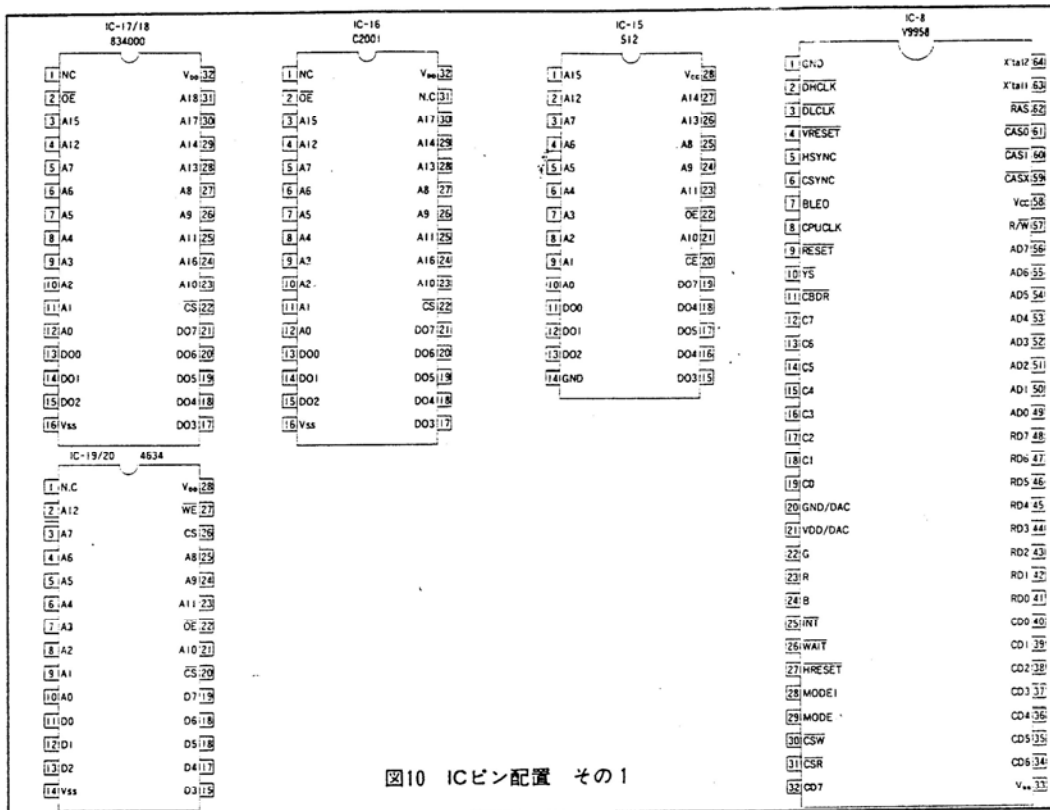


図10 ICピン配置 その1

